

5.0.6

“H”      “M”      “L”

5.0.7

5.0.7

1	1.1		0.3 0.1 0.2 0.1 0.1 0.2
	1.2	C	0.3 0.4 0.3
	1.3		0.2 0.2 0.2 0.2 0.2
	1.4		0.1 0.1 0.2 0.3 0.3
2.	2.1		0.3 0.3 0.2 0.2

	2.2		0.2 0.2 0.2 0.2 0.2
	2.3		0.2 0.2 0.2 0.2 0.2
3. /	3.1		0.2 0.3 0.2 0.3
	3.2	C	0.2 0.2 0.2 0.2 0.2
	3.3		0.3 0.3 0.4
4.	4.1		0.2 0.2 0.2 0.2 0.2
	4.2	-1 -2	0.4 0.3 0.3

	4.3		0.1 0.1 0.1 0.2 0.2 0.3
5.	5.1	-2	0.2 0.3 0.3 0.2
	5.2		0.2 0.1 0.1 0.2 0.2 0.2
6.	6.1		0.3 0.3 0.4
	6.2		0.4 0.4 0.2
7.	7.1		0.3 0.4 0.3

8.	8.1		0.2 0.1 0.2 0.2 0.2 0.1
	8.2		0.2 0.4 0.2 0.2
9.	9.1	-2	0.2 0.3 0.5
	9.2		0.3 0.3 0.2 0.2
10.	10.1		0.1 0.1 0.2 0.3 0.3
	10.2		0.2 0.1 0.4 0.3
11.	11.1		0.3 0.2 0.5
	11.2		0.4 0.6

12.	12.1		0.1 0.1 0.4 0.4
	12.2		0.2  0.3 0.3 0.2

**1**

1

“

		“ ”
1.2	C	C C
1.3		—
		S

1.4		
		2G 5G 1G 5G

2

2

2

5.0.9

5.0.9

2

2.1		
		“ ”
2.2		
		/



2.3		

3 /

3

3

5.0.10

5.0.10

3

3.1		
3.2	C	C

	16 CPU	8086/8088
		MATLAB
3.3		

4

4

4

5.0.11

5.0.11

4

4.1		

		/

5

5

EDA

5

5.0.12

5.0.12

5

5.1		
		Altium Designer emu8086
	-2	Quartus ModelSim
5.2		OPNET
		Multisim
		Quartus ModelSim
		<b>Multisim</b>

		<b>Matlab 5G</b>

6

6

6

5.0.13

5.0.13

6

6.1		
6.2		


7

7

7

5.0.14

5.0.14

7


of 7 pages of

7.1




8

8

8

5.0.15

5.0.15

8

8.1		
		,

		“ ” “ + ”
		“ ” “ ”
8.2		

9

9

9

5.0.16

5.0.16

9

9.1		
	-2	
9.2		

**10**

10

10

5.0.17

5.0.17

10

|--|--|--|

10.1		
		PPT
		,
10.2		

		5G

**11**

11

11

5.0.18

5.0.18

11

11.1		
11.2		

**12**

5.0.19

5.0.19

12

12.1		; ; ; ;
12.2		